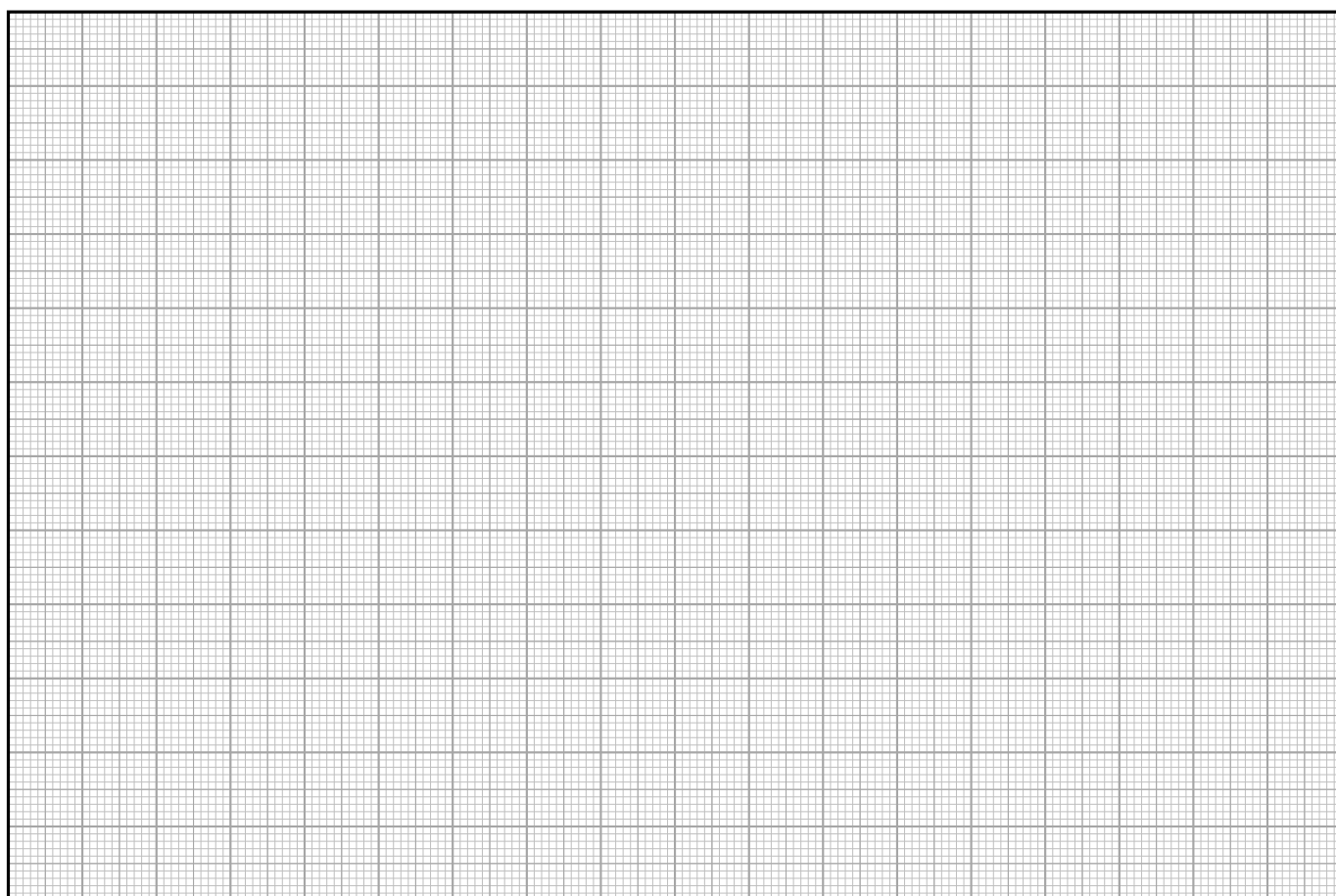


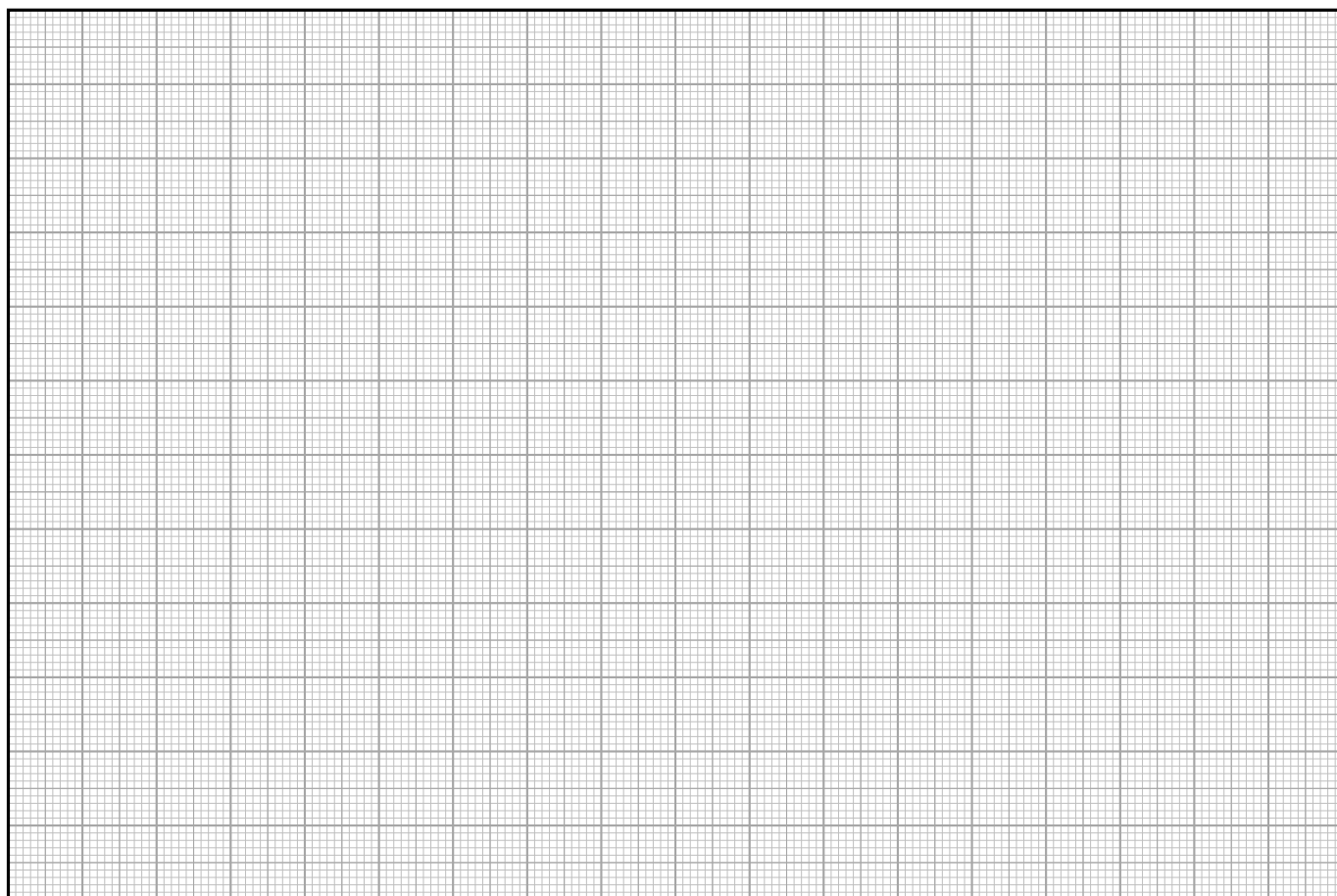
Транзистор и сборка логических схем

A2



$h_{FE} =$

A3

**B1**

IN_1	IN_2	1	2	3	4	5	6
0	0						
0	1	—					
1	0						
1	1	—					
	Это...						